



Disciplina Optativa

Apresentação

Disciplina: Sistemas Digitais

Semestre: 2017/1

CHS: 60 horas (T:45 / L: 15)

Pré-Requisito: INF09274

Horário:

Teoria: 6ª de 13h às 16h

Laboratório: 4ª de 13h às 14h

Vagas: 10

Tópicos

- Metodologia de Projeto
- Projeto e verificação usando VHDL
- Circuitos de comunicação
- Circuito aritméticos
- Implementação de processadores

Objetivo

Ao final do curso, o aluno deve ser capaz de projetar sistemas digitais complexos como processadores, circuitos aritméticos e de comunicação usando técnicas atuais de projeto e verificação.

Ementa

Controladores, micro-programação. Metodologias de desenvolvimento. Linguagem de descrição de hardware. Unidades aritméticas e lógicas. Aplicações. Arquitetura de computadores. Laboratório: Montagem de sistemas digitais.

Bibliografia

- Kilts. Advanced FPGA Design. Wiley. 2007
- Chu. FPGA Prototyping by VHDL Examples. Wiley. 2008
- Shen, Lipasti. Modern Processor Design. McGraw Hill. 2005

Professores

Hans Schneebeli (Teoria)

Eliete Maria de Oliveira Caldeira (Laboratório)